# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

05-009713

(43)Date of publication of application: 19.01.1993

(51)Int.Cl.

C23C 14/24

C23C 14/14 H01L 21/321

(21)Application number: 03-166924

1-166924

(71)Applicant : FUJITSU LTD

(22)Date of filing:

08.07.1991

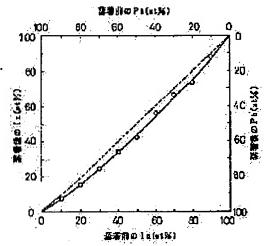
(72)Inventor: KARASAWA KAZUAKI

# (54) METHOD FOR VAPOR DEPOSITION OF ALLOY

## (57)Abstract:

PURPOSE: To form an alloy solder bump of desired compsn. even in multielement system having various vapor deposition pressures by a simple method without requiring control of the vapor deposition rate.

CONSTITUTION: A mother alloy of compsn. and amt. preliminarily prepared to obtain the alloy film of desired compsn. and thickness is supplied to a crucible for vapor deposition and this mother alloy is completely vaporized to form the desired alloy film on a substrate. Sn-Pb, In-Sn, In-Pb, etc., are preferably used to form the alloy solder bump.



## **LEGAL STATUS**

[Date of request for examination]

05.09.1997

[Date of sending the examiner's decision of

09.05.2000

rejection

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

3347342

[Date of registration]

06.09.2002

[Number of appeal against examiner's decision of

2000-08525

rejection]

[Date of requesting appeal against examiner's

08.06.2000

decision of rejection]

[Date of extinction of right]

06.09.2005

## (19)日本国特許庁(JP)

# (12) 公開特許公報(A)

(11)特許出願公開番号

# 特開平5-9713

(43)公開日 平成5年(1993)1月19日

(51)Int.Cl. <sup>5</sup> C 2 3 C	14/24 14/14	識別配号	庁内整理番号 7308-4K 8414-4K	FI			技術表示箇所
HOIL	21/321		9168-4M	H01L	21/ 92	F.	

審査請求 未請求 請求項の数2(全 3 頁)

(21)出願番号	特願平3-166924	(71)出願人	000005223
			富士通株式会社
(22)出願日	平成3年(1991)7月8日		神奈川県川崎市中原区上小田中1015番地
	•	(72)発明者	柄澤 一明
			神奈川県川崎市中原区上小田中1015番地
			富士通株式会社内
		(74)代理人	弁理士 青木 朗 (外3名)
•			•

# (54)【発明の名称】 合金蒸着方法

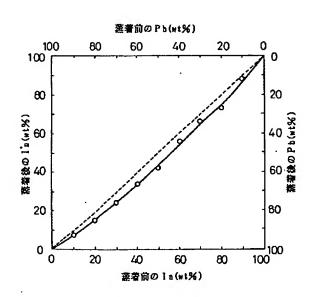
## (57)【要約】

【目的】 合金蒸着方法に関し、蒸着レートの制御等を 必要とせずに簡単な方法で蒸着圧の差、多元系でも目的 の組成の合金はんだバンプを形成することを目的とす る。

【構成】 蒸着用るつぼ中に、予め所望の組成及び膜厚の合金膜が得られるように調整した組成及び量の母合金を用意し、この母合金を蒸発し切ることによって基板上に目的の合金膜を得ることを特徴とする合金蒸着方法。 Sn - Pb 系、In - Sn 系、In - Pb 系等の合金はんだバンプの形成に好適に利用される。

#### In - Pb 系合金の補正曲線

薀着前──るつは内の組成 薀着後──はんだパンプの組成



【特許請求の範囲】

【請求項1】 蒸着用るつぼ中に、予め所望の組成及び 膜厚の合金膜が得られるように調整した組成及び量の母 合金を用意し、この母合金を蒸発し切ることによって基 板上に目的の合金膜を得ることを特徴とする合金蒸着方 法。

【請求項2】 前記合金膜がSn - Pb 系合金はんだ、In - Sn 系合金はんだ、又はIn - Pb 系合金はんだである請求項1記載の合金蒸着方法。

### 【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は合金蒸着方法に係り、特に、半導体素子、回路配線基板等、とりわけフリップチップ接合等に用いるはんだバンプの形成方法に関する。 【0002】

【従来の技術】コンピュータを高速動作させるために、 実装構造の高密度化、多様化が進み、はんだ接合温度の 階層化が求められている。つまり、様々な接合温度を持 つはんだ材料、ならびに、それらのバンプ形成技術が必 要であり、単一の金属のはんだのみでは対応することは 20 できない状況になっている。

【0003】そこで、In, Pb, Sn 等の金属を用いた合 金はんだが、その接合温度の多様性、良好なはんだ付け 性から現在多く用いられている。しかしながら、はんだ バンプは膜厚が大きいために、蒸着法によって合金のは んだバンプを形成するのは困難であった。まず単一のる つぼで合金はんだバンプを形成する場合、各成分金属の 蒸気圧の違いから、蒸気圧の高い金属が優先的に蒸着さ れるため、るつぼ中の母合金組成に関わらず、蒸気圧の 高い金属がリッチな組成のはんだバンプしか得ることが 30 出来ない。複数のるつぼを用いて各組成の金属を別々に 蒸着してはんだバンプを形成する方法では、各成分金属 ごとに蒸着レートをモニターし、これをフィードバック して蒸着パワーを随時変えながら蒸着する必要がある。 はんだバンプのような厚膜では、蒸着レートのモニター が困難であること、多元系になればなるほど各成分金属 ごとのモニター、制御は困難であり、目的の組成の合金 のはんだバンプを得ることは困難である。

### [0004]

【発明が解決しようとする課題】そこで、本発明は、蒸 40 着レートの制御等を必要とせずに、簡単な方法を用いることによって、蒸気圧の差、多元系であるかどうかに関わらず、目的の組成の合金はんだバンプを形成する方法を提供することを目的とする。

[0005]

【課題を解決するための手段】本発明は、上記目的を達成するために、蒸着用るつぼ中に、予め所望の組成及び膜厚の合金膜が得られるように調整した組成及び量の母合金を用意し、この母合金を蒸発し切ることによって基板上に目的の合金膜を得ることを特徴とする合金蒸着方法を提供する。

【0006】すなわち、本発明では、目的の組成の合金を蒸着するための母合金組成を予め求めおくことによって、任意の組成の合金の蒸着膜を得る。

[0007]

【実施例】図1は、本発明の原理説明図である。図中、1はるつぼ、2は成分金属A、3は成分金属Bである。このはんだ合金をすべて蒸着しつくすことによって、目的とする組成のはんだバンプを得ることができる。るつぼ1中の成分金属2、3は合金として存在してもよく、また成分金属ごとに異なるるつぼを用いてもよい。

【0008】図2はIn -Pb 系合金のるつぼ中の組成とこれを蒸発し尽くした場合に得られる蒸着膜の組成との関係を求めた補正曲線である。この図から、例えば、In-50%Pb の合金を蒸着するためには、るつぼ中にIn -44%Pb の組成に相当するIn とPb を用意し、これを蒸着し尽くせばよいことがわかる。本発明が3元以上の合金にも好適に適用できることは明らかである。【0009】図2の補正曲線にもとづいて、In -50wt%Pbの合金はんだバンプを作成するために、In 181 gとPb 142 gをるつぼ中に入れ、これを蒸着し尽くすことにより、シリコン基板上にIn -Pb 合金を厚さ 100 $\mu$ mに蒸着した。この合金をICP発光分析法で組成分析したところ、In -50wt%Pb であった。

【0010】その他、Sb-Pb系合金はんだ、In-Sn系合金はんだでも同様のことが確認された。

[0011]

【発明の効果】本発明によれば、合金を厚く蒸着する際にも組成の制御が容易である。したがって、任意の組成のはんだバンプを形成することができ、実装構造をより多様化することが可能である。

【図面の簡単な説明】

【図1】発明の原理説明図である。

【図2】 In - Pb 系合金の蒸着用補正曲線である。 【符号の説明】

1…るつぼ

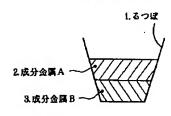
2…成分金属A

3…成分金属B

2

【図1】

原理説明図





【図2】

# In - Pb 系合金の補正曲線

蒸着前──るつぼ内の組成 蒸着後──はんだパンプの組成

